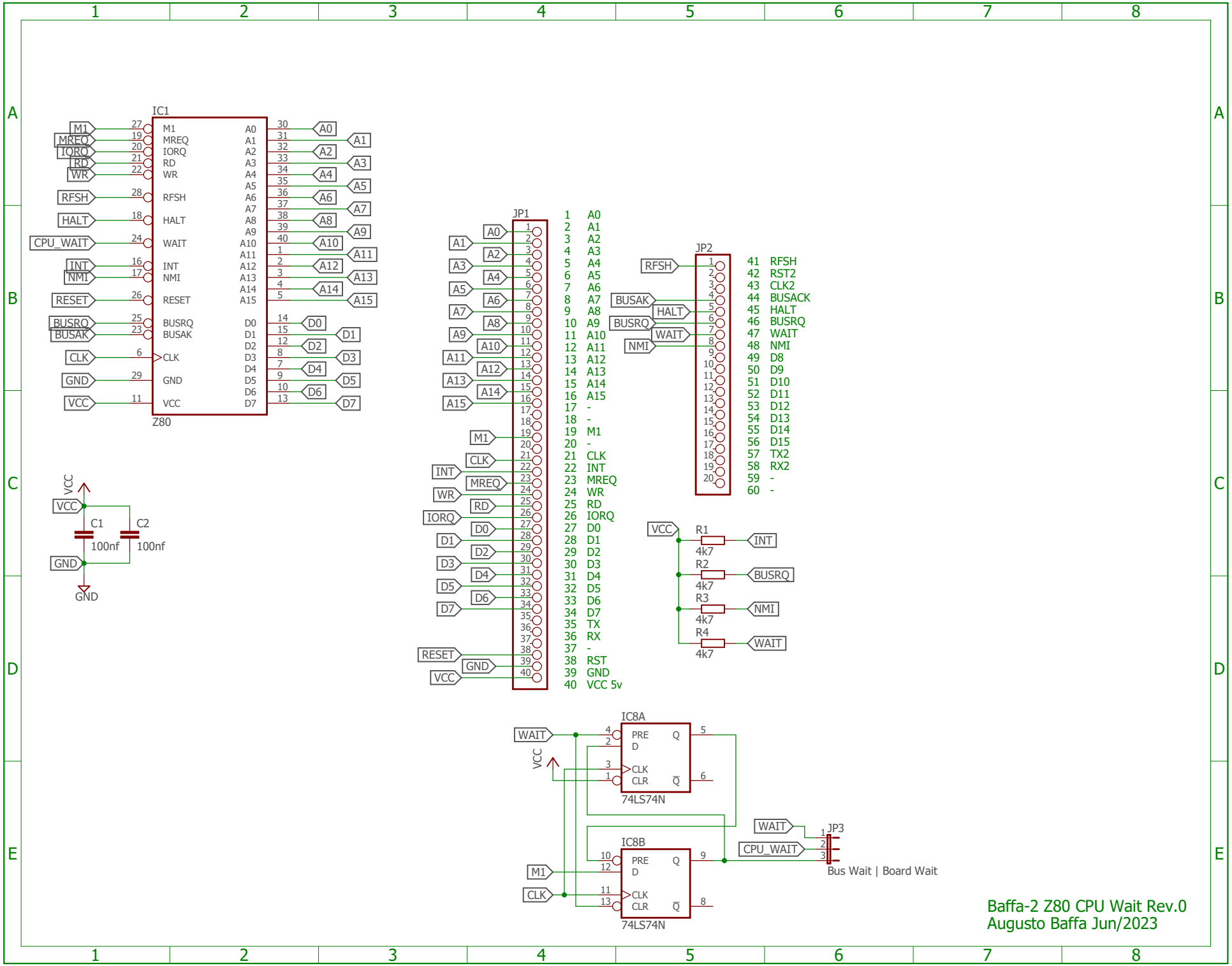
IC1
Z80
M1
MREQ
IORQ
RD
WR
RFSH
HALT
CPU_WAIT
INT
NMI
RESET
BUSRQ
BUSAK
CLK
GND
VCC
A0
A1
A2
A3
A4
A5
A6
A7
A8
A9
A10
A11
A12
A13
A14
A15
D0
D1
D2
D3
D4
D5
D6
D7
C1
C2
100nf
100nf
JP1
JP2
1 A0
2 A1
3 A2
4 A3
5 A4
6 A5
7 A6
8 A7
9 A8
10 A9
11 A10
12 A11
13 A12
14 A13
15 A14
16 A15
17 -
18 -
19 M1
20 -
21 CLK
22 INT
23 MREQ
24 WR
25 RD
26 IORQ
27 D0
28 D1
29 D2
30 D3
31 D4
32 D5
33 D6
34 D7
35 TX
36 RX
37 -
38 RST
39 GND
40 VCC 5v
41 RFSH
42 RST2
43 CLK2
44 BUSACK
45 HALT
46 BUSRQ
47 WAIT
48 NMI
49 D8
50 D9
51 D10
52 D11
53 D12
54 D13
55 D14
56 D15
57 TX2
58 RX2
59 -
60 -
R1
R2
R3
R4
4k7
IC8A
IC8B
74LS74N
PRE
D
CLK
CLR
Q
JP3
Bus Wait | Board Wait
Baffa-2 Z80 CPU Wait Rev.0
Augusto Baffa Jun/2023